Z80 PIO
ADRESE: D0H D1H D2H D3H
LA LECTOR DE BANDĂ LB-50
LA PERFORATOR DE BANDĂ P-50
Z80 SIO
ADRESE: DCH DDH DEH DFH
Z80 CTC
ADRESE: D8H D9H DAH DBH
CLKSIO
74123
74123
74
74
74
1N4003
100µF
220Ω
10k
1M
2,2 k
4,7 nF
20 nF
15k
ADRESA F4H
1/6 7404
1k
10nF
10pF
150pF
2,45MHz XTAL
Z80 CPU
8212
8212
7442
7442
7442
7442
1/6 7432
AS13+Q
AS14+Q
AS15+Q
MREQ*
BC171
BC 252
4,3 k
1,1k
10k
2,7 k
DE LA CONSOLĂ
SPRE CONSOLĂ
8216
ADRESA F5H
AS0+AS1
WR* MREQ* MEMW
RFSH* CLK WR* MREQ* RD D7 D6 D5 D4 D3 D2 D1 D0
AS0 – AS15
3 x 16 KILOOCTETI
RAM DINAMIC 4116
(v. FIG. 8.22, SE UTILIZEAZĂ ȘI CAS2)
ADRESE: 0000 – 3FFFH
4000 – 7FFFH
8000 – BFFFH
2716 C000-C7FFH
2716 C800-CFFFH
2716 D000-D7FFH
2716 D800-DFFFH
2716 E000-E7FFH
2114
2114
ADRESE: FC00 – FFFFH